

Дяглев И.А.

- 1) Реализация страничного механизма управления памятью в процессорах семейства x86_32. Размер и основные поля структур данных, особенности реализации.
- 2) Принцип работы алгоритмов замещения страниц, оптимальный алгоритм. Простые аппроксимации оптимального алгоритма: алгоритм NRU, алгоритм FIFO, алгоритм «вторая попытка», алгоритм «часы».
- 3) билет 1 вопрос 7
- 4) билет 3 вопрос 9

Ермишина Е.И

- 1) Задача о критической секции. Алгоритм Питерсона для двух процессов. Условия задачи. Объяснение принципа работы алгоритма.
- 2) Реализация сегментного механизма управления памятью в процессорах семейства x86_32.
- 3) билет 1 вопрос 16
- 4) билет 1 вопрос 2

Перов Р.С.

- 1) Функциональные требования, предъявляемые к операционным системам, и способы их реализации. Расширяемость. Переносимость. Надежность. Совместимость. Безопасность. Производительность.
- 2) Эффект взаимоблокировки или возникновения тупика. Определение, условия возникновения, моделирование графами Холта.
- 3) билет 2 вопрос 2
- 4) билет 4 вопрос 8

Сычев С.Д.

- 1) Понятие «рабочий набор», алгоритм WSClock.
- 2) Алгоритмы выгрузки больше всех не использовавшейся страницы LRU: аппаратные реализации LRU, алгоритм NFU, алгоритм старения.
- 3) билет 3 вопрос 5
- 4) билет 4 вопрос 16

Репина Е.А.

- 1) Стратегия «обнаружение-устранение» для борьбы с взаимоблокировками. Применение графов Холта и матриц распределения ресурсов.
- 2) Стратегия избегания блокировок. Диаграмма траектории ресурсов. Алгоритм банкира для одного вида ресурсов.
- 3) билет 3 вопрос 16
- 4) билет 2 вопрос 9

Ризванова Э.Т.

- 1) Стратегия избегания блокировок. Диаграмма траектории ресурсов. Алгоритм банкира для одного вида ресурсов.
- 2) Эффект взаимоблокировки или возникновения тупика. Определение, условия возникновения, моделирование графами Холта.
- 3) билет 4 вопрос 4
- 4) билет 2 вопрос 16

Маковой И.В.

- 1) Реализация страничного механизма управления памятью в процессорах семейства x86_32. Размер и основные поля структур данных, особенности реализации.
- 2) Функциональные требования, предъявляемые к операционным системам, и способы их реализации. Расширяемость. Переносимость. Надежность. Совместимость.

Безопасность. Производительность.

- 3) билет 3 вопрос 4
- 4) билет 3 вопрос 10

Сердюкова С.С

- 1) Задача о критической секции. Алгоритм Питерсона для двух процессов. Условия задачи. Объяснение принципа работы алгоритма.
- 2) Стратегия «обнаружение-устранение» для борьбы с взаимоблокировками. Применение графов Холта и матриц распределения ресурсов.
- 3) билет 4 вопрос 9
- 4) билет 1 вопрос 14

Яшин Д.Ю

- 1) Реализация сегментного механизма управления памятью в процессорах семейства x86_32.
- 2) Принцип работы алгоритмов замещения страниц, оптимальный алгоритм. Простые аппроксимации оптимального алгоритма: алгоритм NRU, алгоритм FIFO, алгоритм «вторая попытка», алгоритм «часы».
- 3) билет 4 вопрос 5
- 4) билет 3 вопрос 13

Паксютов Д.И.

- 1) Понятие «рабочий набор», алгоритм WSClock.
- 2) Алгоритмы выгрузки дольше всех не использовавшейся страницы LRU: аппаратные реализации LRU, алгоритм NFU, алгоритм старения.
- 3) билет 1 вопрос 4
- 4) билет 3 вопрос 6

Пушков А.Д.

- 1) Эффект взаимоблокировки или возникновения тупика. Определение, условия возникновения, моделирование графами Холта.
- 2) Стратегия избегания блокировок. Диаграмма траектории ресурсов. Алгоритм банкира для одного вида ресурсов.
- 3) билет 2 вопрос 11
- 4) билет 2 вопрос 10

Сурова С.А.

- 1) Стратегия «обнаружение-устранение» для борьбы с взаимоблокировками. Применение графов Холта и матриц распределения ресурсов.
- 2) Реализация сегментного механизма управления памятью в процессорах семейства x86_32.
- 3) билет 3 вопрос 1
- 4) билет 1 вопрос 6

Трофимова Арина

- 1) Алгоритмы выгрузки дольше всех не использовавшейся страницы LRU: аппаратные реализации LRU, алгоритм NFU, алгоритм старения.
- 2) Реализация страничного механизма управления памятью в процессорах семейства x86_32. Размер и основные поля структур данных, особенности реализации.
- 3) билет 1 вопрос 10
- 4) билет 4 вопрос 15

Курбан Аида

- 1) Принцип работы алгоритмов замещения страниц, оптимальный алгоритм. Простые

аппроксимации оптимального алгоритма: алгоритм NRU, алгоритм FIFO, алгоритм «вторая попытка», алгоритм «часы».

2) Функциональные требования, предъявляемые к операционным системам, и способы их реализации. Расширяемость. Переносимость. Надежность. Совместимость.

Безопасность. Производительность.

3) билет 3 вопрос 2

4) билет 2 вопрос 13

Покарева Т.Е.

1) Алгоритмы выгрузки дольше всех не использовавшейся страницы LRU: аппаратные реализации LRU, алгоритм NFU, алгоритм старения.

2) Стратегия избегания блокировок. Диаграмма траектории ресурсов. Алгоритм банкира для одного вида ресурсов.

3) билет 3 вопрос 12

4) билет 4 вопрос 6

Юмаганова Ю.С.

1) Принцип работы алгоритмов замещения страниц, оптимальный алгоритм. Простые аппроксимации оптимального алгоритма: алгоритм NRU, алгоритм FIFO, алгоритм «вторая попытка», алгоритм «часы».

2) Понятие «рабочий набор», алгоритм WSClock.

3) билет 2 вопрос 7

4) билет 4 вопрос 3

Андреев Д.П.

1) Задача о критической секции. Алгоритм Питерсона для двух процессов. Условия задачи. Объяснение принципа работы алгоритма.

2) Функциональные требования, предъявляемые к операционным системам, и способы их реализации. Расширяемость. Переносимость. Надежность. Совместимость.

Безопасность. Производительность.

3) билет 4 вопрос 14

4) билет 1 вопрос 3

Гриднев Д.С.

1) Реализация страничного механизма управления памятью в процессорах семейства x86_32. Размер и основные поля структур данных, особенности реализации.

2) Реализация сегментного механизма управления памятью в процессорах семейства x86_32.

3) билет 1 вопрос 15

4) билет 1 вопрос 5

Алексеев М.В.

1) Стратегия «обнаружение-устранение» для борьбы с взаимоблокировками. Применение графов Холта и матриц распределения ресурсов.

2) Эффект взаимоблокировки или возникновения тупика. Определение, условия возникновения, моделирование графами Холта.

3) билет 3 вопрос 14

4) билет 2 вопрос 12

Горбатенко И.Т.

1) Реализация сегментного механизма управления памятью в процессорах семейства x86_32.

2) Принцип работы алгоритмов замещения страниц, оптимальный алгоритм. Простые аппроксимации оптимального алгоритма: алгоритм NRU, алгоритм FIFO,

алгоритм «вторая попытка», алгоритм «часы».

3) билет 4 вопрос 10

4) билет 1 вопрос 1

Насыров Р.М.

1) Реализация страничного механизма управления памятью в процессорах семейства x86_32. Размер и основные поля структур данных, особенности реализации.

2) Стратегия «обнаружение-устранение» для борьбы с взаимоблокировками.

Применение графов Холта и матриц распределения ресурсов.

3) билет 2 вопрос 15

4) билет 2 вопрос 3

Курганов А.В.

1) Понятие «рабочий набор», алгоритм WSClock.

2) Алгоритмы выгрузки дольше всех не использовавшейся страницы LRU: аппаратные реализации LRU, алгоритм NFU, алгоритм старения.

3) билет 1 вопрос 8

4) билет 1 вопрос 11

Павлова Е.А.

1) Эффект взаимоблокировки или возникновения тупика. Определение, условия возникновения, моделирование графами Холта.

2) Функциональные требования, предъявляемые к операционным системам, и способы их реализации. Расширяемость. Переносимость. Надежность. Совместимость.

Безопасность. Производительность.

3) билет 2 вопрос 6

4) билет 3 вопрос 3